Szegedi Tudományegyetem

Informatikai Tanszékcsoport

SZAKDOLGOZAT

Nagy Bence

2015

Szegedi Tudományegyetem

Informatikai Tanszékcsoport

**Átviteli függvény mérési- és HIL szimulációs funkciók megvalósítása oktatási célokra a MADAQ univerzális műszer segítségével**

**Development of modules for transfer function measurement and HIL simulation for educational purposes using the MADAQ universal device**

Szakdolgozat

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | Készítette: |  | Témavezető: |  |
|  | Nagy Bence |  | Dr. Mingesz Róbert |  |
|  | mérnök informatika szakos hallgató |  | egyetemi adjunktus |  |

Szeged

2015

## Feladatkiírás

Robi.

## Tartalmi összefoglaló

* A téma megnevezése:

Átviteli függvény mérési- és HIL szimulációs funkciók megvalósítása oktatási célokra a MADAQ univerzális műszer segítségével

* A megadott feladat megfogalmazása:

Áramkörök átviteli függvényének mérését lehetővé tevő MADAQ és LabView szoftver fejlesztése. Segéd szűrőáramkör tervezése és megépítése.

Egy ház fűtésének HIL szimulációjának megvalósítása, és egy ezen alapuló vizsgafeladat készítése a „Mikrovezérlők alkalmazástechnikája” gyakorlathoz.

* A megoldási mód:

Specifikáció, átviteli függvény mérési algoritmus megadása. Inkrementális fejlesztés: jelgenerátor funkció készítése, utána 1-, majd 2 csatornás mérés, utólag sine sweep implementálása és futási idő optimalizálása. Ezzel párhuzamosan tesztek, szimulációk futtatása a segédpanel elkészítéséhez. Ezt követően kapcsolási rajz, NYÁK terv készítése, alkatrészek kiválasztása, áramkör megépítése. Hardver- és szoftver tesztelés, hibakeresés, hibák javítása.

* Alkalmazott eszközök, módszerek:

Beágyazott szoftverfejlesztéshez a Silabs Config Wizard2, Silabs IDE és Notepad++ programokat használtam, PC-s szoftverfejlesztéshez LabView-t, áramkörök szimulációjához Tina és MATLAB programokat. Verziókövetéshez github-ot és SVN Tortoise programot. Az ábrák az Adobe Photoshop CS5, Dia, Snipping tool, MSPaint segítségével készültek. A MADAQ-hoz tartozó segédpanelt EAGLE-ben terveztem, és a NYÁK-ot a Mikropan Kft. [x] gyártotta le. Az összeszereléshez a Zaj labor eszközeit (multiméter, forrasztóállomás, fogó, csipesz) használtam. Az alkatrészek a RET Kft-től [x] lettek beszerezve.

* Elért eredmények:

A MADAQ eszközt sikerült bővíteni a kitűzött funkciókkal. Elkészült a segédpanel, és sikerült lemérni néhány szűrőkör átviteli függvényét.

A hallgatók élesben megkapták a készített HIL-es feladatot, és levizsgáztak rajta.

* Kulcsszavak:

Átviteli függvény, mérés, szűrő, szoftverfejlesztés, hardverfejlesztés, prototípus, mikrovezérlő, LabView, HIL

## Tartalomjegyzék

[Feladatkiírás 2](#_Toc419416209)

[Tartalmi összefoglaló 3](#_Toc419416210)

[Tartalomjegyzék 4](#_Toc419416211)

[Bevezetés 6](#_Toc419416212)

[1. Irodalmi áttekintés 7](#_Toc419416213)

[1.1. AD konverzió 7](#_Toc419416214)

[1.2. Timer-ek 7](#_Toc419416215)

[1.3. Átviteli függvények 8](#_Toc419416216)

[1.4. Szűrőkörök 8](#_Toc419416217)

[1.5. Hardware in the loop 9](#_Toc419416218)

[1.6. Euler módszer 9](#_Toc419416219)

[2. Felhasznált módszerek, eszközök 10](#_Toc419416220)

[2.1. MADAQ 10](#_Toc419416221)

[2.2. Szoftver fejlesztés 10](#_Toc419416222)

[2.3. Hardver fejlesztés 10](#_Toc419416223)

[3. Átviteli függvény mérése 12](#_Toc419416224)

[3.1. Mérés folyamata 12](#_Toc419416225)

[3.2. Hardverfejlesztés, szűrő segédpanel 14](#_Toc419416226)

[3.2.1. Specifikáció 14](#_Toc419416227)

[3.2.2. Szimulációk, tesztek 14](#_Toc419416228)

[3.2.3. Kapcsolási rajz és NYÁK tervezése 16](#_Toc419416229)

[3.2.4. Eltérések a terv és a megvalosított panel között 19](#_Toc419416230)

[3.3. MADAQ szoftvere 19](#_Toc419416231)

[3.3.1. Bevezetés 19](#_Toc419416232)

[3.3.2. Jelgenerátor és kétcsatornás mérés 20](#_Toc419416233)

[3.3.3. Hardveres konfiguráció 22](#_Toc419416234)

[3.3.4. Kód refaktorálása 22](#_Toc419416235)

[3.4. LabView szoftver 22](#_Toc419416236)

[4. Ház fűtésének HIL szimulációja 25](#_Toc419416237)

[4.1 Specifikáció 25](#_Toc419416238)

[4.1.1. Felhasznált hardverek 25](#_Toc419416239)

[4.1.2. Feladat leírása 26](#_Toc419416240)

[4.2. Ház termikus modellje 27](#_Toc419416241)

[4.3. MADAQ szoftvere 29](#_Toc419416242)

[4.4. LabView szoftver 30](#_Toc419416243)

[5. Összefoglalás 32](#_Toc419416244)

[5.1. Eredmények 32](#_Toc419416245)

[5.2. Fejlesztési lehetőségek 32](#_Toc419416246)

[Irodalomjegyzék 33](#_Toc419416247)

[Felhasznált irodalom 33](#_Toc419416248)

[Cégek, vállalkozások 34](#_Toc419416249)

[Nyilatkozat 35](#_Toc419416250)

[Köszönetnyilvánítás 36](#_Toc419416251)

[Mellékletek 37](#_Toc419416252)

# Bevezetés

- átviteli függvény**,** 3. fejezet extract

- példa a caltech jegyzetből, pupilla tágulás, és hőterjedés

- általános leirási mód fizikai rendszerekhez, kb MINDENHEZ adható átviteli függvény amit gerjeszteni és mérni lehet, mert az input output bármi lehet kb. (fény, feszültség, macska, hőmérséklet)

- mérés blackbox rendszerekhez vagy csak szűrőkhöz

- hangsúly a megfigyelés és mérésen, freq response

- a rendszerelmélet és irányítástechnika területén hatalmas szerepe van az átviteli függvényeknek. Ide jó, oda jó, stb.

- madaq rövid intro, mit tud, mire jó

- periodikus jelgenerálás a 0-ról, eddig nem tudta

- a madaq eddig nem tud periódikusan mintavételezni, csak DC-s cuccok (vagy nem használták ilyenre)

- 2 csatornán se tudott szinkron mérni (vagy nem használták ilyenre?)

- félmillás signal analyzer esete

- szakdoga második felében HIL

- mikrovez laboron mit csinálnak, ezek uniója a feladat kb.

- laborhoz shiny feladat

- félig realtime szabályzás, valósabb helyzet mint eddig

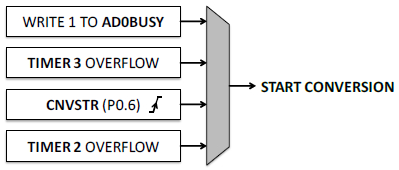
# 1. Irodalmi áttekintés

## 1.1. AD konverzió

Az analóg digitál konverter egy mikrovezérlőben megtalálható periféria, amely analóg feszültséget alakít egy *b*-bites egész számmá, ahol egy fix, stabil referenciafeszültség. A bemeneti feszültség a tartományban mozoghat. [**mc jegyzet**]



Időben változó jelek mérése, mintavételezése AD konverziók sorozatából áll. A feladatomhoz fontos, hogy a mérések szabályos időközönként történjenek, stabil mintavételi frekvenciára van szükség. A 8051F410 mikrovezérlőn az alábbi módon lehet AD konverziót indítani. **[mc jegyzet]**



**NULL** ábra – AD konverzió indításának módjai

## 1.2. Timer-ek

A Timer, vagy időzítő egy szintén mikrovezérlőben megtalálható periféria, egy belső oszcillátorral vagy külső jellel léptetett bináris számláló. Események számlálására vagy generálására (pl. interrupt) használható. **[mc jegyzet]** A programomban a mintavételezés Timer-en alapul. A Timer overflow rate az alábbi képlettel adható meg:

ahol a Timer-t léptető órajel frekvencia, a pedig a számláló kezdőértéke egy overflow-t követően. Egy számláló általában 8 vagy 16 bit-es, tehát értéke 8 vagy 16.

## 1.3. Átviteli függvények

Az átviteli függvény egy kompakt és univerzális reprezentációja lineáris időinvariáns (LTI) rendszereknek. Matematikailag nézve ez egy komplex változós függvény, amely megadja a bemenet-kimenet közötti kapcsolatot. Az átviteli függvény megkapható a rendszer megfigyelése alapján, vagy az őt leíró differenciálegyenletek (ODE) manipulálásával. [**caltech**]

Egy SISO (single iput, single output) LTI rendszer bemenet-kimenet modellje az alábbi módon adható meg:

ahol a rendszer bemenete és a kimenete és konstans együtthatók.

Az átviteli függvény a bemenet-kimenet modellben szereplő kimenő jel Laplace transzformáltja és a bemenő jel Laplace transzformáltjának hányadosa, zérus kezdeti feltételek mellett.

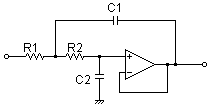
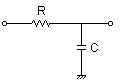
ahol a Laplace operátor. [**gerzson**]

Egy rendszerről látványos információt ad az erősítés és fáziseltolás frekvencia-karakterisztikája, amely a Bode diagramon ábrázolható, és a alábbi alakban adható meg.

ahol a körfrekvencia. [**A21**]

## 1.4. Szűrőkörök

A szűrő egy jelek szűrésére használható eszköz vagy eljárás, amely nem kívánt komponenseket távolít el egy jelből. Elektronikában ellenállás, kondenzátor, tekercs, műveleti erősítő segítségével építhetünk szűrőket Egy ilyen áramkör adott frekvenciájú komponenseket csillapít, vagy enged át a kimenetén. Ahogyan a jel fogalma nem csak elektronikus jelekre korlátozódik, így a szűrők sem feltétlen csak elektronikus jelek szűrésére használhatók. [**RC**]



**NULL** ábra – RC és Sallen-key LP szűrő kapcsolási rajza

## 1.5. Hardware in the loop

A *hardware in the loop* egy szimulációs technika, amelyet szabályzórendszerek (*control system*) fejlesztéséhez és teszteléséhez használnak. Az elv, hogy a vezérelt rendszert (*plant*) lecseréljük egy őt utánzó rendszerre. A szabályzórendszer számára ez a csere nem észlelhető. Ezzel a konstrukcióval olyan esetek is előidézhetők, amelyek emberekre veszélyesek lennének vagy a valódi rendszert tönkretennék. [**HIL link**]

## 1.6. Euler módszer

Az Euler módszer egy numerikus, iteratív eljárás differenciálegyenletek (ODE) megoldásához. Az iteráció egy ismert kezdőértékről indul. A következő érték kiszámításához szükség van az előző értékre, egy lépésközre, valamint magára a differenciálegyenletre. Formális integrálásra azonban nincs szükség, illetve a módszer nem ad analitikus megoldást. Legyen adott egy

alakú differenciálegyenlet. Ekkor az egyenlet közelítő, numerikus megoldása a

képletek segítségével számolható ki. [**euler wiki**] [**mal labor**]

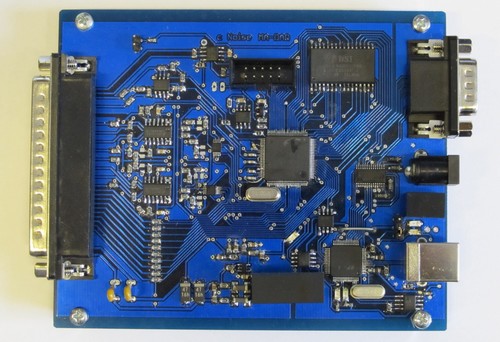
# 2. Felhasznált módszerek, eszközök

## 2.1. MADAQ

- szakdoga alapja

- Mire jó a MADAQ? külső olvasónak elmagyarázni.

- jobb leiírás mint a bevezetésben



**NULL** ábra – A MADAQ műszer doboz nélkül

## 2.2. Szoftver fejlesztés

- elektronika laboron tanultakat automatizáltam [**elektro labor**]

- madaq eredeti kódja [**link?**]

- labview vanilla madaq driver [**llb noise**]

- mikrovez jegyzet [**mikro jegyzet**]

## 2.3. Hardver fejlesztés

- eagle

- matlab, tina

- zaj labor

- internet [**ilyen olyan pdf**]

- mikropan, ret [**kft**] [**kft**]

- lásd Tomi

- f410 kit, stick, MSE board

# 3. Átviteli függvény mérése

*„A valóságnak minden térben elhatárolt részét, ahol a különböző anyag- és mozgásformák elemeit kölcsönhatások és kölcsönös összefüggések kapcsolják össze, rendszernek nevezzük.”* [**gerzson**]

Az átviteli függvény egy univerzális és kifinomult módja rendszerek leírásának. A szakdolgozatomban elektronikus rendszerekkel foglalkozom. A feladat hallgatók számára lehetővé tenni, hogy laboron összeállított áramkörök erősítés és fázis frekvencia-karakterisztikáját vizsgálni és ellenőrizni tudják a MADAQ műszer segítségével. Az átviteli függvény mérés egy gyorsan végrehajtható mérés, amely már ránézés alapján információt ad egy rendszerről. A szakdolgozatomban a hangsúly a mérés folyamatán, és a mért adatok feldolgozásán van.

Fontos megjegyezni, hogy a frekvencia-karakterisztika (*frequency response*) és az átviteli függvény (*transfer function*) nagyon hasonló fogalmak. A különbség, hogy az előbbi Fourier, az utóbbi Laplace tartományban értelmezett. A két tartomány között egy egyszerű helyettesítéssel lehet váltani. A feladat szempontjából a mért átviteli függvény analitikus alakjának meghatározása nem lényeges.

## 3.1. Mérés folyamata

- felbontást szépen definiálni: függőleges 65k, viszszintes = minták száma!

- max 190 kHz sample rate

- más / szummázott gerjesztő jel is jó, de most sima sin elég

- állítható frekijű jelet csinálni

- a kód az itt leírtakra alapul

- saját elmélet

- 4,6 microsec interrupt

- excel calulcatorok, ott számolgattam

- mitől optimális?

- nem értettem mitől olyan fos a jelgenerátor, ezért elméleti korlátot kellett adjak rá. lassú volt és befagyott, megbizhatatlan.

- mi a határ? képlettel megadható!

- steady state, tranzienst, megvárni, delay-es képlet

- amplitudó fázis számítása hogyan

- labview fft csinálja helyetted, kúl

- cutoff freq + képlet

- bode

## 3.2. Hardverfejlesztés, szűrő segédpanel

### 3.2.1. Specifikáció

A szűrő feladata a MADAQ által kiadott lépcsős gerjesztőjel simítása. Mivel a DAC véges felbontással dolgozik, ezért a kiadott jel sosem lesz teljesen sima.

A szűréshez 2 db másodfokú aktív Sallen-key aluláteresztő szűrőt használok. A két szűrt jel között egy MADAQ-ról vezérelhető egy analóg kapcsolóval lehet váltani. Erre azért van szükség, mert csak így sikerült a kívánt frekvencia tartományt átfogni. Egy szűrő esetén vagy túl kicsi volt a szűrt jel amplitudója a nagy csillapítás miatt, vagy lépcsős maradt.

A panelhez BNC csatlakozóval vagy normál anya vezetékkel lehet csatlakozni. A BNC csatlakozó előnye, hogy közvetlenül oszcilloszkópra köthető és kevésbé érzékeny a zajra. Az összes lényeges jel pin-ekre lett kivezetve. A panelen jumper-eket helyeztem el, amelyekkel néhány alternatív összekötés lehetséges.

### 3.2.2. Szimulációk, tesztek

Az áramkör tervezése előtt MATLAB-ban megvizsgáltam néhány szűrőt lépcsős szinusz gerjesztőjel esetén. A választás ekkor esett a Sallen-key szűrőre. Főként arra voltam kíváncsi, hogy mennyire hatékonyan és mekkora frekvenciatartományban képes a jelet simítani.

MATLAB-ban könnyen vizsgálható a LTI rendszerek működése, és tetszőleges gerjesztőjeleket is egyszerű készíteni. A készített MATLAB script-ben a Sallen-key szűrő átviteli függvényét (x.y) [**link**] használtam, amelyet dekád tartományban vizsgáltam a [**SIG**] kódrészletben látható egyedi gerjesztőjellel. A gerjesztőjel néhány valós paramétertől eltekintve megegyezik a MADAQ-on kiadott jellel.

(x.y)

res = floor(0.8/(4.6\*micro\*fs)); % optimal signal resolution for MADAQ

if (res > smax) res = smax; end

t = 0: (1/Fs) :(1/fs\*n); % n period, sampling rate = 100\*fs

u = 0.5 \* sin(2\*pi \* fs .\* t) + 0.5; % sine wave in [0,1]

u = (A\*2) \* round(u\*res)/res - A; % quantize signal + offset to [-A, A]

**SIG** kódrészlet – Lépcsőzetes szinusz jel előállítása szimulációhoz

fc = 28480; % cutoff freq in Hz

[R1, C1, R2, C2] = calculate\_filter\_values(fc);

s = zpk('s');

L = (1/(R1\*C1\*R2\*C2)) / (s^2 + s\*( 1/(R2\*C1)+1/(R1\*C1)) + 1/(R1\*C1\*R2\*C2));

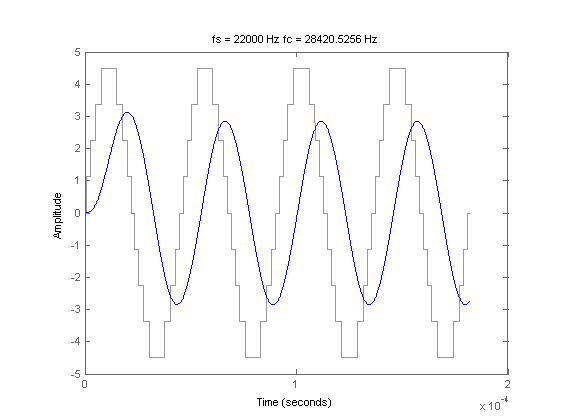
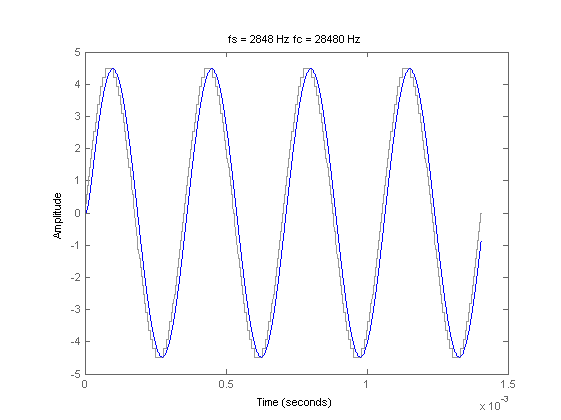
[u, t] = generate\_digital\_sine(22000, 32); % signal freq, max samples

lsim(L, u, t);

**SIM** kódrészlet – Sallen-key szűrő tesztelése-es jellel

Először a Tina programban akartam szimulálni, de körülményes volt tetszőleges jelalakot készíteni, amelyet paraméterezni is nehezen lehetett. A **SIG** kódrészlet a MADAQ-ban implementált jelgenerátort hivatott utánozni. A MADAQ fizikai korlátai miatt a jelet alkotó pontok száma egy kritikus adat. Ahogy a gerjesztőjel frekvenciája növekszik, egyre kevesebb pontból lehet szinusz jelet előállítani. Sok pontból álló jelet könnyebb simítani. Sőt, néhány frekvenciánál páratlan számú minták használata szabálytalan jelet eredményezett.

MATLAB-ban a Signal Processing Toolbox segítségével egyszerűen lehet LTI rendszereket szimulálni. Az függvény tetszőleges jelre meghatározza a rendszer válaszát. A **SIM** kódrészleten ez látható.



**SINE** ábra – Szűrt és szűretlen szinusz jel.

Figyeljük meg a **SINE** ábrán, hogy -nél sima lett a jel, és a szűrő csillapítása sem számottevő, de alatt már látszódtak a lépcsők. Frekvenciában felfelé haladva az amplitudó -nél már a felére csökken. Kisebb amplitudojú jel nagyobb hibát eredményez méréseknél az ADC véges felbontása miatt. A tesztek alapján tehát a Sallen-key szűrőt a tartományban érdemes használni a feladathoz.

### 3.2.3. Kapcsolási rajz és NYÁK tervezése

- hogyan lőttem be az alkatrész értékeket

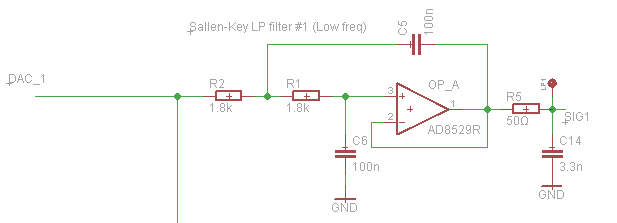
- szűrő müködési tartománya

- jumper opciók célja, van szűretlen jel is, pl step response hoz

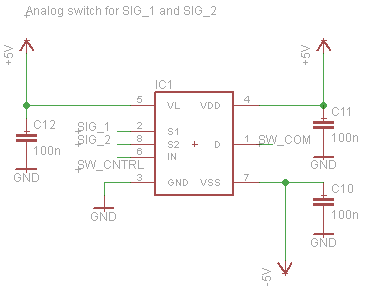
- dsub kb. moduláris csatlakozó

- kapcsoló, 2 szűrő, ennyi

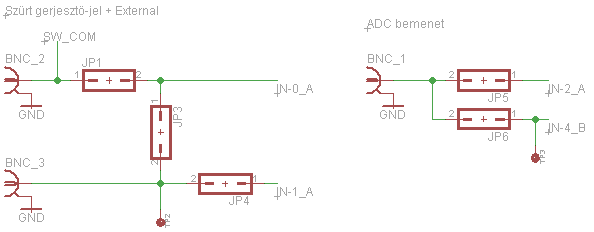
- bnc csudajó mérésekhez



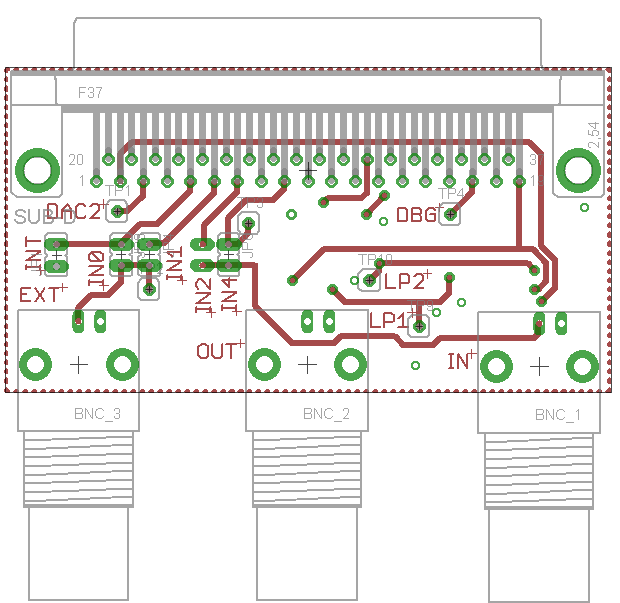
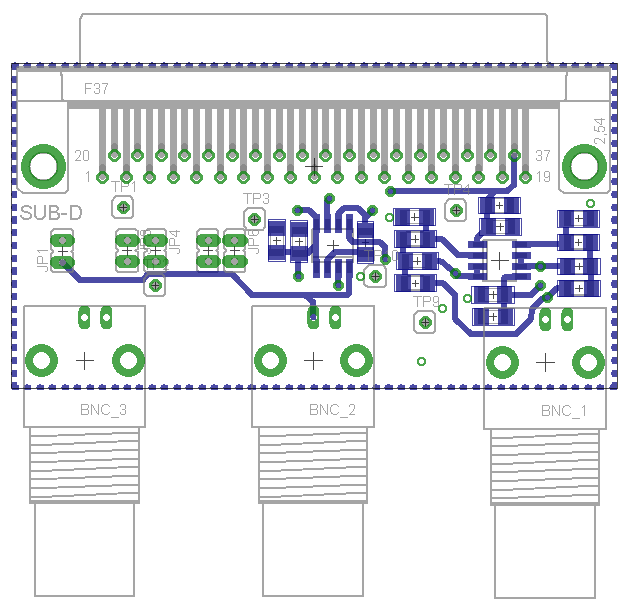
**NULL** ábra – Sallen-key szűrő



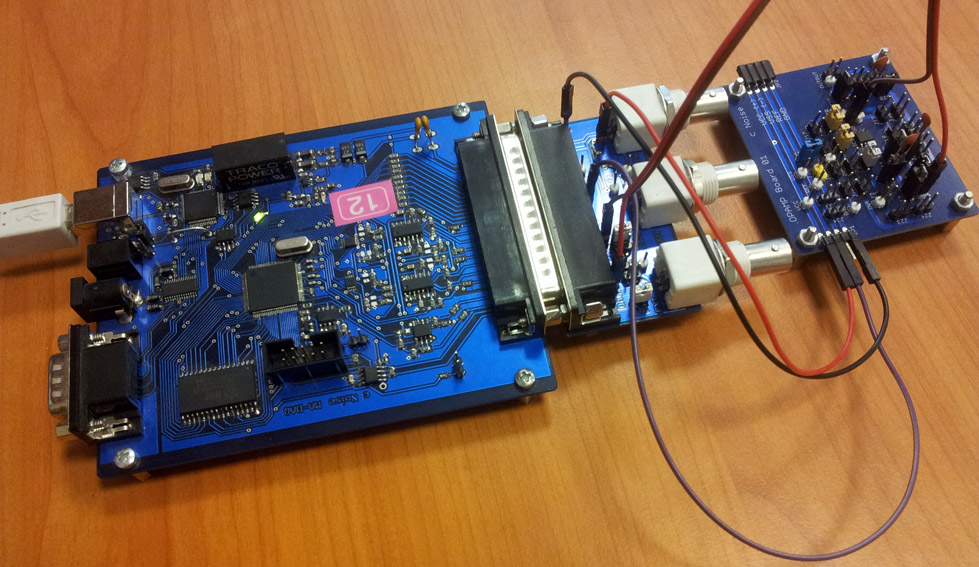
**NULL** ábra – Analóg kapcsoló



**NULL** ábra – Jumper opciók



**NULL** ábra – A szűrő segédpanel áramköri tervének alsó és felső rétege



**NULL** ábra – A MADAQ működés közben, egy RC szűrő mérése

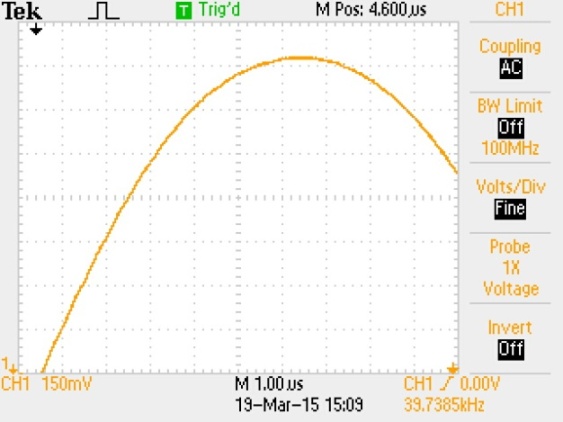
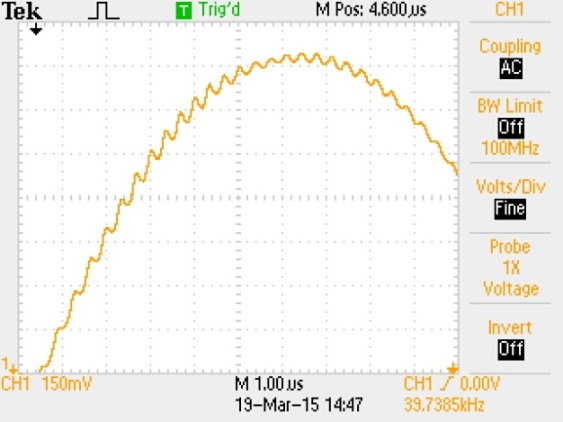
- Robi mse boardja

- csudajó csati

- így néz ki a teljes setup

### 3.2.4. Eltérések a terv és a megvalosított panel között

A tesztelés során 40 kHz-es jelnél nem várt, kb. 1-2 MHz-es gerjedés volt megfigyelhető, ezen frekvencia alatt nem jelentkezett probléma. Szerencsére a NYÁK-on könnyen lehet utólag pad-eket „vakarni”. A kérdéses vezeték után be tudtam építeni egy kb. 800 MHz-nél vágó RC szűrőt, amely megoldotta a problémát. Ez a javítás már szerepel az áramköri terven.



**NULL** ábra – A szűrő segédpanel áramköri tervének alsó és felső rétege

## 3.3. MADAQ szoftvere

A *3.3.* fejezetben a MADAQ-on futó, kétcsatornás mérés és jelgenerálás funkcióhoz tartozó kódról és hardveres beállításokról lesz szó.

A MADAQ szoftverének feladata egy PC-ről érkező tetszőleges tömb fogadása, amely a adott frekvenciájú jel generálásához szükséges mintákat tartalmaz. A PC-től konfigurációs beállításokat is fogad, pl. mintavételi frekvencia beállítása, tömb méretének beállítása, szűrő segédpanel vezérlése. A jelgenerálással együtt a MADAQ két csatornán mérést végez, melyet csatornánként egy max. 128 elemű tömbben tárol és PC-re küld.

### 3.3.1. Bevezetés

A MADAQ firmware-ének feladata PC-vel kommunikálni, az onnan érkező utasításoknak megfelelően cselekedni. Az eredeti kódban található utasítások többnyire perifériákkal kapcsolatos konfigurációra szolgálnak, vagy DC mérést végeznek. DC jelek vizsgálatához elég egyszeri méréseket végezni, a mintavételi frekvencia nem kritikus kérdés. Az újdonság a kétcsatornás szinkron mérés, mellyel időben változó AC jelek vizsgálhatók és amely pontos hardveres időzítést, bonyolultab konfigurációt relatívan nézve nagyobb memóriát és optimális futási időt kíván. A feladat a fentebb említett módszerrel szűrőkörök erősítés és fáziseltolás frekvencia-karakterisztikáinak mérése.

### 3.3.2. Jelgenerátor és kétcsatornás mérés

Az átviteli függvénnyel kapcsolatos feladatok leginkább a LabView szoftveren belül találhatók, nem a MADAQ-on. A szoftver úgy lett megtervezve, hogy a számítások lehető legtöbb része PC-n történjen, és a MADAQ-nak minél egyszerűbb mérési és konfigurációs feladatokat kelljen végrehajtani. Ez az elv sebesség szempontjából előnyös. Az órajel ugyan 24 MHz, de a kétcsatornás mérési- és jelgenerátor funkcióval túl hamar sikerült a rendszer határát elérni.

A MADAQ utasításai:

* : jelgeneráláshoz használandó minták beolvasása
  + tömb fogadása PC-ről
  + *uint16* típusú adat
  + max. 128 elem
* : TMR2 reload érték beállítása
  + *uint16* típusú adat
  + a mintavételi frekvencia ettől az értéktől függ
* : szűrő segédpanel közvetlen vezérlése
  + analóg kapcsoló beállítása (jel frekvenciájától függően)
  + *bit* típusú adat
* : jelgenerálás és mérés indítása
  + DAC, TMR2, ADC1, ADC2 bekapcsolása
  + feltételezzük, hogy minden megfelelően be lett állítva
* : mérés leállítása és mért adatok küldése PC-nek
  + DAC, TMR2, ADC1, ADC2 bekapcsolása
  + DAC beállítása -ra

A mikrovezérlőknek általában kicsi a gyorsan elérhető memóriájuk. A jelgeneráláshoz használt minták nem férnek a mikrovezérlő belső memóriájában, ezért az External Memory Interface-t, vagy XRAM-ot használom. A memóriában a minták egymás után vannak tárolva High és Low byte szerint külön. A memóriát a **NULL** ábrán látható módon használom.

#define SAMPLES(addr) (\*((unsigned char \_\_xdata \*)(addr)))

#define INPUT\_MEASURE(addr) (\*((unsigned char \_\_xdata \*)(256 + addr)))

#define OUTPUT\_MEASURE(addr) (\*((unsigned char \_\_xdata \*)(512 + addr)))

**NULL** kódrészlet – Minták tárolása az XRAM-ban

A program készítése során az egyik legnehezebb feladat a kellően gyors ADC interrupt függvény megírása volt. Eleinte szerettem volna minél átláthatóbb kódot írni, csak C utasításokat használva. Sajnos nem végeztem pontos összehasonlításokat, de néhány régebbi kódrészlethez képest a mostani azok töredéke végrehajtási időt és kód hosszúságot tekintve. Az első működő ADC interrupt rutin kb. 90 Assembly utasításból állt. Miután néhányszor újragondoltam és újraírtam a kódot, sikerült kb. 35 Assembly utasítást felhasználva megírni az ADC megszakítás rutint. Hogy ez miért olyan fontos, azt a *3.1.* fejezetben fejtettem ki. A kódrészlet a **IRQ** ábrán látható. Ez a függvény tárolja el az ADC1 és ADC2 által mért értékeket, és tárolja el, valamint a rutin végén a következő tömb-beli minta értékére állítja be a DAC-t.

// ------ CH #2 measurement ------

\_\_asm

// SFRPAGE = ADC0\_PAGE;

// OUTPUT\_MEASURE(j) = ADC0H; j++;

// OUTPUT\_MEASURE(j) = ADC0L; j++;

mov \_SFRPAGE**,**#0x00

mov dpl**,**\_n

mov dph**,**#0x02 // dptr: from 0x0200 to 0x02FF

mov a**,**\_ADC0H

movx @dptr**,**a

inc dpl

mov a**,**\_ADC0L

movx @dptr**,**a

\_\_endasm**;**

// ------ signal generation from samples ------

\_\_asm

// DAC0H = SAMPLES(n); n++;

// DAC0L = SAMPLES(n); n++;

mov \_SFRPAGE**,**#0x01 // DAC1\_PAGE

mov dpl**,**\_n

mov dph**,**#0x00

movx a**,**@dptr

mov \_DAC1H**,**a

inc dpl

movx a**,**@dptr

mov \_DAC1L**,**a

inc \_n

inc \_n

\_\_endasm**;**

**IRQ** kódrészlet – ADC megszakítás; 1 csatorna mérése, tárolása és jelgenerálás mintánként

### 3.3.3. Hardveres konfiguráció

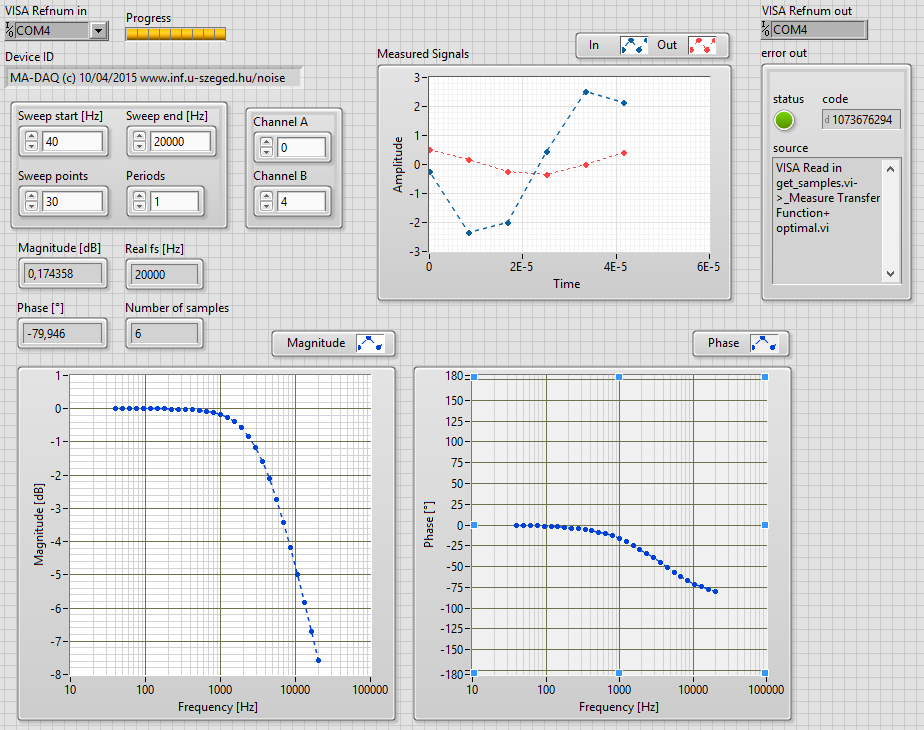
A MADAQ egy univerzális mérőműszer, ami azt jelenti, hogy több feladatra is használható. Alapvető cél volt, hogy az eredeti funkcionalitás megmaradjon. A programozás során törekedtem arra, hogy ez ne változzon. Tipikusan a perifériák konfigurációja okozhat problémát különböző feladatok esetében. Az elvem az volt, hogy egy feladat befejezése után (pl. átviteli függvény mérés) minden az indulási állapotra álljon vissza. Az eszköz indulásakor az ADC és TMR perifériáknak mindenképp kikapcsolva kell lenniük, különben a jelgenerátor értelmetlen értékekkel kezd dolgozni.

### 3.3.4. Kód refaktorálása

A MADAQ eredeti kódja egy forrás fájlba volt másolva, illetve a Config Wizard által generált fájllal nem volt szinkronban. A kódban túl gyakran elvesztem, és nehezen láttam át. Illetve a kódban volt néhány nem használt függvény, utasítás, változó. Készítettem egy működésében azonos forráskódot, amelyben a fenti problémák kijavításra kerültek.

## 3.4. LabView szoftver

A *3.4.* fejezetben a PC-on futó programról lesz szó, amely a MADAQ-ról érkező vagy az afelé menő adatokat kezeli, valamint a jelgenerálást és mérést vezérli.



**NULL** ábra – A LabView program előlapja.

### 3.4.1. Bevezetés

- masszív sub vi-osítás

A fejlesztés során törekedtem arra, hogy a különböző feladatok minél jobban elkülönüljenek. Ezt LabView-ban SubVI-ok segítségével lehet megoldani.

- szekvenciálisan végig a commandokon + messziről nézve mi történik? (tömb le, generál, tömb fel, számol, rajzol, stb..)

- utasítások sorrendje

- melyik VI mit csinál + be és kimeneteik?

### 3.4.x. Jelgenerátor beállítása

- tmr2rld beállítása hogy xy frekijű jelet kapjunk

- frekvencia visszaszámolása tmr2rld-ből

- optimális képletek

- @g delay

### 3.4.x. Minták küldése és fogadása

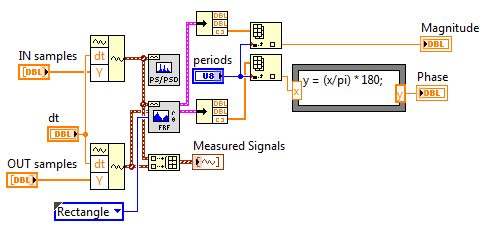
- send samples / need to run

- hogyan készül a tömb

- get samples: 2 tömböt visszaad, semmi érdekes

### 3.4.x. Magnitudó és fázis számolása

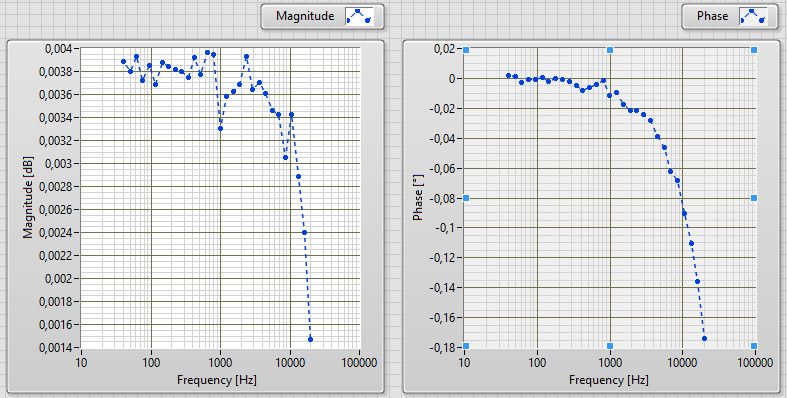
- adc2volts



**NULL** ábra – Magnitudó és fázis számolása

### 3.4.x. Mérés pontossága

- pontosság



**NULL** ábra – Átviteli függvény mérés pontossága / hibája

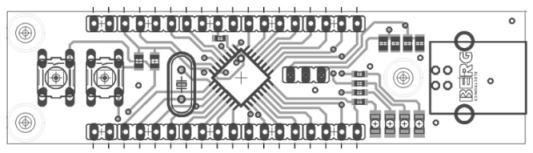
# 4. Ház fűtésének HIL szimulációja

## 4.1 Specifikáció

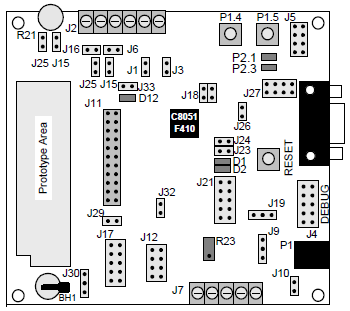
### 4.1.1. Felhasznált hardverek

A feladat bemutatása előtt fontosnak tartom ismertetni a felhasznált hardveres eszközöket és azok szerepét. A fejlesztés során összesen 4 eszközre volt szükség, így a feladat zavaros és megtévesztő lehet.

* PC
  + **NULL** ábrán látható
  + numerikus szimulációt végez
  + kijelzi annak állapotát indikátorokon, grafikonokon
  + kommunikál a MADAQ-kal
  + a MADAQ által küldött adatokat kijelzi
  + utasítást küld a MADAQ-nak
* MADAQ
  + **NULL** ábrán látható
  + kommunikál a PC-vel
  + digitális jeleket olvas az F410 kit felől, és továbbítja a PC-nek
  + analóg jelet küld az F410 kit-nek a PC utasítása alapján
* 8051F410 development kit (F410 kit)
  + **NULL** ábrán látható
  + a MADAQ digitális portjaira küld jeleket adatok PC-s kijelzéséhez és a szimulációba való beavatkozáshoz
  + a PC-s szimulációra vonatkozó analóg jelet olvas
* 8051F410 stick modul (F410 stick)
  + **NULL** ábrán látható
  + szerepében a MADAQ-kal teljesen megegyező eszköz
  + csak hallgatók nagy létszáma miatt kellett az eszközt felhasználni



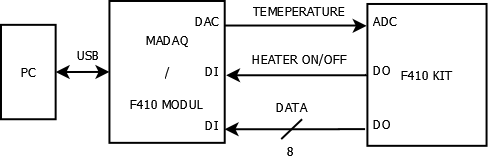
**NULL** ábra – Az 8051F410 stick modul



**NULL** ábra – A 8051F410 development kit

### 4.1.2. Feladat leírása

* HIL rendszer megalkotása a MADAQ és PC segítségével
* egy ház belső hőmérsékletét és fűtés rendszerét szimuláló LabView PC szoftver készítése
  + kommunikáció a MADAQ és PC között
  + ház numerikus szimulációja
  + ház állapotának kijelzése PC-n
    - idő
    - külső, belső, fűtővíz hőmérséklet
    - termosztát aktuális értéke
    - fűtés ON/OFF indikátor
    - kazán meghibásodása
* MADAQ forráskódjának bővítése
  + analóg jelek mérése/előállítása
  + digitális portok írása/olvasás
* vizsga feladatsor készítése a „Mikrovezérlők alkalmazástechnikája” nevű laboratóriumi gyakorlathoz a 8051F410 kit felhasználásával
  + a ház hőmérsékletének szabályozása, termosztát implementálása

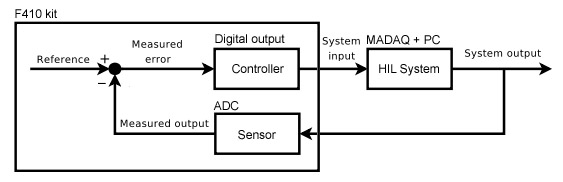


**NULL** ábra – Szimulációhoz használt eszközök, és a köztük menő jelek

A **NULL** ábrán látható vezetékek funkciója:

* *TEMPERATURE*: PC-n szimulált ház szobahőmérsékletével arányos analóg feszültség a 0 – 2V tartományban, amely a hőmérséklet tartományt fedi le.
* feszültség-hőmérséklet konverzió:
* *HEATER ON/OFF*: digitális jel a fűtés ki/be kapcsolásához
* *DATA-0 – DATA-7*: digitális jel, PC-s kijelzéshez használható 8 vezeték; a termosztát hőmérséklete

A hallgatóknak kiadott vizsgafeladat a PC-n szimulált ház fűtésének szabályzása a C8051F410 kit segítségével. A megoldás során csak digitális/analóg portok írásával/olvasásával kell foglalkozni, kommunikációval nem. A feladat tehát egy hőmérséklet érték szabályzása ON/OFF vezérlőjellel. Az alábbi ábra ezt szemlélteti:



**NULL** ábra – Vizsgafeladat szemléltetése egy negatív visszacsatolási hurokkal

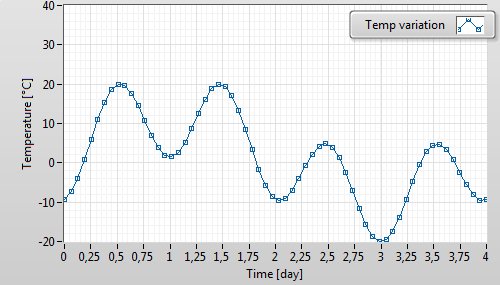
## 4.2. Ház termikus modellje

A ház belső fűtés-rendszerének szimulációjához egy MATLAB példaprogram differenciálegyenleteit és fizikai állandóit használtam fel, a megoldáshoz pedig az Euler módszert. A lenti egyenletekben az értékek egy házra jellemző konstansok. Jelentésük és értékük megtalálható a szimulációs programban. az aktuális külső, fűtővíz- és szobahőmérsékletet jelölik ebben a sorrendben. a fűtésből nyert hő, pedig a hőveszteség. A legfontosabb változó a melynek változását az alábbi néhány egyenlet írja le: [**mathworks**]

Az Euler módszer formuláját felhasználva az iterációs képlet:

A fenti egyenletekben nincs megadva, hogy a fűtővíz milyen dinamikával melegedjen fel, vagy hűljon le. A vezérlés egy jellel történik. A fűtővíz hőmérsékletének változásához ez RC szűrő áramkör matematikai modelljét használtam. Nem mondható valóságosnak, de a feladatnak megfelel. A fűtés állapotban 50°C-ra melegszik (x.y). állapotban felveszi a szoba hőmérsékletét (x.y). A fűtővíz hőmérsékletének szabályzása nem része a modellnek.

A külső hőmérséklet egy kitalált napi- és egy 4 napos hőingást követ, ahol délben a legmagasabb a hőmérséklet, és éjfélkor a legalacsonyabb egy abszolút paraméter-érték között. Ehhez hozzáadódik egy korlátozott Brown mozgás is. Az elképzelést a (x.y) képlet szemlélteti:



**NULL** ábra – 4 nap hőingása a [-20°C, 20°C] tartományban

## 4.3. MADAQ szoftvere

A szimulációs LabView programhoz képest a MADAQ-on futó kód sokkal egyszerűbb. Lényegében a MADAQ egyetlen feladata egy fizikai interfészt biztosítani az 8051F410 kit és a PC között. A program futása alatt vagy utasítás érkezésére vár, melyek a PC felől érkeznek UART kommunikáció segítségével. A függvénnyel 1 byte-ot lehet beolvasni a soros portról.

**while** **(**1**)** **{**

**while** **(**SInOut**()!** **=** '@'**);**

c **=** SInOut**();**

**...**

// get port state, "p" = port

**else** **if** **(**c **==** 'p'**)** **{**

SOut**(~**P0**);**

SOut**(~**P1**);**

**}**

**...**

**else** **if** **(**c **==** 'd'**)** // set DAC0

**{**

unsigned char a**;**

c**=**SInOut**();** // hi

a**=**SInOut**();** // lo

SFRPAGE **=** DAC0\_PAGE**;**

DAC0CN **=** 0x84**;**

DAC0L**=**a**;**

DAC0H**=**c**;**

**}**

**}**

**NULL** kódrészlet – DAC beállítása és digitális inputok állapotának továbbítása

## 4.4. LabView szoftver

Az **NULL** ábrán látható program végzi a két legfontosabb feladatot:

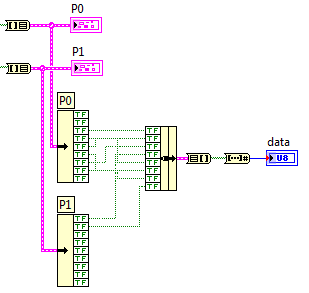
* 4.3.2. fejezetben leírt ház termikus modelljének szimulálása
* kommunikáció MADAQ-kal.

A differenciálegyenletek megoldása történhetne a MADAQ-on is, de mivel a rendszer időben relatívan lassan változik, ezért a kommunikáció okozta késés nem jelent gondot, nem okoz instabilitást sem. Egy időben időben gyorsan változó, ráadásul valós idejű rendszert problémásabb lenne a jelenlegi hardver összeállítással kezelni. Valamint egy 8 bites mikrovezérlő kisebb szabadságot ad bonyolultabb számítások implementálásra, mint a LabView.

Egy ház fűtése hosszú ideig tart valós időben, ezért szükség volt egy 3600-szoros idő gyorsításra. A házban eltelt egy nap a valóságban A program rendelkezik egy belső órával, amelyet formátumban jelez ki. Az óra pl. a külső hőingás megfigyeléséhez szükséges.

A program első induláskor inicializálja a soros portot, konfigurálja a MADAQ digitális bemeneteit a utasítás segítségével, majd lekérdezi az eszközinformációt. Ha nem érkezik válasz, akkor a szimuláció sem indul el. Utána egy végtelen ciklusban frekvenciával lekérdezi a MADAQ-on levő digitális portok állapotát (adat vezeték, fűtés ki/be kapcsolás) és beállítja a DAC feszültségét (hőmérséklettel arányos) a és utasítások segítségével. A numerikus szimuláció szintén frekvenciával végzi az iterációt. A ház állapotát a **NULL** ábrán látható indikátorok jelzik, amelyek minden iterációban frissülnek. Ha a szoba hőmérséklete alá csökken, akkor a házban levő víz megfagy, amely a fűtőrendszer meghibásodását okozza. Ezt egy státusz indikátor jelzi. Hibás állapotban a fűtés nem lesz hatással a szoba hőmérsékletére, de a szimuláció nem áll meg. A gomb megnyomására a MADAQ visszaáll a kezdőállapotába, hogy más feladatokra használható legyen újraindítás nélkül, valamint lezárja a soros portot.

A MADAQ-on 10 szabad láb található, amelyből 8 vezetéket egy 8 bites számként értelmezek. A vezetékezést úgy terveztem, hogy a MADAQ és F410 kit közötti vezetékek helyiérték szerint legyenek egymás mellett és az összeszerelés minél egyszerűbb legyen. A MADAQ D-SUB csatlakozóján azonban a lábak nem helyiérték szerint lettek kiosztva a, sőt a nincs olyan port, amelynek mind a 8 lába szabad volna, így szoftveresen át kellett „rendezni”.



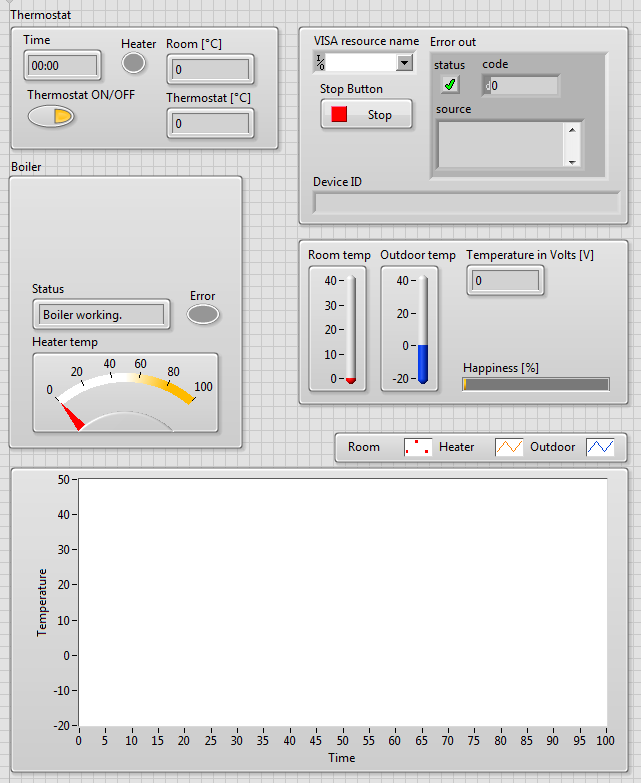
**NULL** kódrészlet – 8 bites változó készítése bitek átrendezésével

-bojlerre hasonlító kép

-ezmegaz van kijelezve

-plot-on 3 érték

-com panel



**NULL** ábra – A LabView program előlapja.

# 5. Összefoglalás

- copy paste

- azért jó madaqra fejleszteni, mert olcsó és ott van belőle egy csomó a laborban

- a többi tárgy a madaqot használja, nem kell cserélgetni (nem mintha az macera lenne)

## 5.1. Fejlesztési lehetőségek

- többet filter panelt készíteni, és órákba integrálni

- más hil-es feladatokat csinálni, mondjuk a stick-re

- step response, maybe.

- magasabb szintű rendszer analízis? why not

# Irodalomjegyzék

## Felhasznált irodalom

[x] Dr. Gingl Zoltán, Dr. Mingesz Róbert - Laboratory practicals with the C8051Fxxx microcontroller family *(megtekintve: 2015.05.14.)*

[x] Richard M. Murray - Analysis and Design of Feedback Systems - Transfer Functions

*(megtekintve: 2015.05.14.)*

<http://www.cds.caltech.edu/~murray/courses/cds101/fa04/caltech/am04_ch6-3nov04.pdf>

[x] Stephen P. Boyd - Sinusoidal steady-state and frequency response *(megtekintve:*

*2015.05.14.)*

<https://web.stanford.edu/~boyd/ee102/freq.pdf>

[x] Differenciáló és integráló áramkörök vizsgálata *(megtekintve: 2015.05.14.)*

<http://titan.physx.u-szeged.hu/~opthome/elabor/A21_GYAK.pdf>

[x] Összetett szűrőkörök vizsgálata *(megtekintve: 2015.05.14.)*

<http://titan.physx.u-szeged.hu/~opthome/elabor/A22_GYAK.pdf>

[x] OKAWA Electric Design - Filter Design and Analysis *(megtekintve: 2015.05.14.)*

<http://sim.okawa-denshi.jp/en/Fkeisan.htm>

[x] Gerzson Miklós, Pletl Szilveszter – Irányítástechnika *(megtekintve: 2015.05.14.)*

<http://www.tankonyvtar.hu/hu/tartalom/tamop425/0008_gerzsonpletl/adatok.html>

[x] Wikibooks - Transfer Functions *(megtekintve: 2015.05.14.)*

<http://en.wikibooks.org/wiki/Control_Systems/Transfer_Functions>

[x] Lantos Béla – Irányítási rendszerek elmélete és tervezése I. *(megtekintve: 2015.05.14.)*

[x] Wikipedia – RC circuit *(megtekintve: 2015.05.14.)*

<http://en.wikipedia.org/wiki/RC_circuit>

[x] Controllab - HIL *(megtekintve: 2015.05.14.)*

<http://www.hil-simulation.com/home/hil-simulation.html>

[x] Mathworks documentation - Thermal Model of a House *(megtekintve: 2015.05.14.)*

<http://www.mathworks.com/help/simulink/examples/thermal-model-of-a-house.html>

[x] Wikipedia – Control Theory *(megtekintve: 2015.05.14.)*

<http://en.wikipedia.org/wiki/Control_theory>

[x] Wikipedia - Euler method *(megtekintve: 2015.05.14.)*

<http://en.wikipedia.org/wiki/Euler_method>

[x] Mérés és Adatgyűjtés laboratóriumi gyakorlat – 5. óra *(megtekintve: 2015.05.14.)*

<http://www.inf.u-szeged.hu/~mingesz/Education/MAL/>

[x] C8051F41x development kit  *(megtekintve: 2015.05.14.)*

<http://nz.apexelex.com/images/microcontroller_kits/C8051F410TB.jpg>

[x] C8051F41x development kit user’s guide *(megtekintve: 2015.05.14.)*

<http://www.silabs.com/Support%20Documents/TechnicalDocs/C8051F41x-DK.pdf>

[x] MADAQ *(megtekintve: 2015.05.14.)*

<http://www.noise.physx.u-szeged.hu/edudev/madaq/doc/MADAQS.jpg>

## Cégek, vállalkozások

[x] ROBTRON ELEKTRONIK TRADE KFT.

<http://www.ret.hu>

[x] MikroPAN KFT.

<http://www.mikropan.hu/>

# Nyilatkozat

Alulírott ………………..………… szakos hallgató, kijelentem, hogy a dolgozatomat a Szegedi Tudományegyetem, Informatikai Tanszékcsoport ……………………….. Tanszékén készítettem, …………………….…….…… diploma megszerzése érdekében.

Kijelentem, hogy a dolgozatot más szakon korábban nem védtem meg, saját munkám eredménye, és csak a hivatkozott forrásokat (szakirodalom, eszközök, stb.) használtam fel.

Tudomásul veszem, hogy szakdolgozatomat / diplomamunkámat a Szegedi Tudományegyetem Informatikai Tanszékcsoport könyvtárában, a helyben olvasható könyvek között helyezik el.

Dátum

Aláírás

# Köszönetnyilvánítás

A szakdolgozatom majdnem teljes egészében a Zaj laboron belül készült. Köszönöm nekik, hogy biztosították a helyet, az eszközöket és a légkört. Szeretnék köszönetet mondani témavezetőmnek, Dr. Mingesz Róbertnek, aki mindig hasznos tanácsokkal látott el, aki gondolt arra is, amire én nem. Köszönöm Mellár János segítségét, aki az elektronikával kapcsolatos kérdéseimre válaszolt, és aki az áramköri terveimre áldását adta. Hálás vagyok Makan Gergelynek, aki nagylelkűen segített hirtelen jött kérdéseimben. Hálával tartozom továbbá szüleimnek, mamámnak, testvéremnek, akik nélkül ez a szakdolgozat nem jöhetett volna létre. Köszönöm nekik, hogy tanulmányaim során türelemmel és megértéssel támogattak, és minden helyzetben mellettem álltak.

# Mellékletek

Egy darab CD, amely tartalmazza a szűrő segédpanel kapcsolási rajzát, nyomtatott áramköri tervét, az áramkörről készített képeket, a LabView-s programokat átviteli függvény méréshez, és HIL szimulációhoz, a MADAQ és a 8051F410 stick modul forráskódjait, valamint a 8051F410 kit-hez készített vizsgafeladat megoldását.